(19)日本国特許庁(JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開 2 0 0 1 - 1 4 3 5 9 5 (P 2 0 0 1 - 1 4 3 5 9 5 A) (43)公開日 平成13年5月25日(2001.5.25)

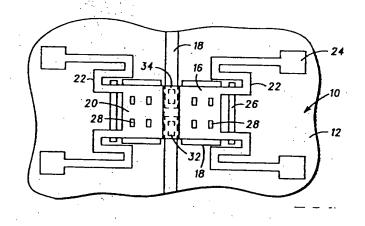
(51) Int. Cl. 7	識別記号	F I	テーマコード(参考)
HO1H 59	9/00	H01H 59/00	
B 8 1 B	3/00	B 8 1 B 3/00	·
7	7/02	7/02	
H01L 29	0/84	H 0 1 L 29/84	Z
	審査請求 未請求 請求項の数5	OL	(全7頁)
(21)出願番号	特願2000-269664(P2000-269664)	(71)出願人 390009	597
(22)出願日	平成12年9月6日(2000.9.6)	モトローラ・インコーポレイテッド MOTOROLA INCORPORAT	
(31)優先権主張番 (32)優先日 (33)優先権主張国	平成11年9月16日(1999.9.16)		カ合衆国イリノイ州シャンバーグ、 ト・アルゴンクイン・ロード1303 クィング・サン
		アメリ	カ合衆国アリゾナ州チャンドラー、 ト236、ウエスト・ノーバル・プレ
		(74)代理人 1000912	

(54)【発明の名称】マイクロ・エレクトロメカニカルRFスイッチをベースにした折り返しバネとその製造方法

(57)【要約】

【課題】 マイクロ・エレクトロメカニカルRFスイッチをベースにした折り返しバネとその製造方法が提供される。

【解決手段】 マイクロ・エレクトロメカニカル・スイッチ10は、バネ懸架装置22の上に懸架されたマイクロプラットフォーム構造20を用いて、基板12上に形成される。バネ懸架装置は、1つの端部でアンカー構造24に付着されて、信号ライン18上で、実質的に直交する方向で伸びる。マイクロプラットフォーム20は、信号ライン内の間隙21に面して配置される短絡片34を有し、電気接点ポストが、信号ライン上に形成されて、コンデンサ構造を形成し、このコンデンサ構造をれて、コンデンサ構造を形成し、このコンデンサ構造は、選択された電圧が印加されると、静電気より、底部電極14の方向に引きつけられる。このスイッチは、20GHzにおける電気的分離が35dB、挿入損が0.5dBの状態で、DCから少なくとも50GHzまで機能する。RFスイッチは、ワイヤレス通信を含む電気通信において用途を有する。



BEST AVAILABLE COPY

うに一端が固定されている。動作において、片持ちアク チュエータがonに切り替わると、スイッチの短絡片と 固定電気接点との間には、線路接点のみが作られる。そ のため、微小スイッチの耐荷重は、アークおよび溶接上 の問題(図2参照)によって、極めて制限される。

【0004】膜構造をベースにし、かつ基板に対して複 数の側面で固定される微小スイッチが、米国特許第5, 619,061号に記載される。この膜構造は、薄膜応 力を受けやすく、膜の原位置での処理中に生じる可能性 がある曲がりに対する耐性がほとんどない。そのため、 これらの素子は機能上故障をよく起こす。

[0005]

【発明が解決しようとする課題】したがって、DCから 少なくとも50GHzまでの信号周波数において、on からoffまで、幅広いダイナミック・インピーダンス ・レンジを提供し、かつ大きな耐荷重を有するマイクロ ・エレクトロメカニカル・スイッチ用電気通信システム に対する必要性が依然存在する。

[0006]

【課題を解決するための手段】本発明は、50GHzま 20 での信号周波数を処理できる一方で、off状態のとき に極めて良好な電気的分離を維持し、かつ、on状態の ときに、大きな荷重に耐える一方で、挿入損を最小に維 特できる微小機械マイクロ・エレクトロメカニカル・ス イッチによって構成される。

【0007】好適な実施例において、このRFスイッチ は、アンカー構造を介して、複数の折り返しバネ懸架装 置により基板に接続される懸垂型のマイクロプラットフ ォームを有する、電気絶縁基板の上に作製される。この マイクロプラットフォーム構造は、基板上の信号ライン 30 により形成される空隙内で、同時平面-平面電気接点を 設ける。プラットフォーム上にある上部電極は、基板上 の信号ラインの上に、コンデンサ構造を形成し、このコ ンデンサ構造は、上部電極とプラットフォームを通して 伸びる穴のグリッドを含むことが好ましい場合がある。 これらの穴は、プラットフォームと底部電極との間の間 隙に匹敵する寸法を有することが望ましく、これらはま た、素子の大きさを低減するのにも役立つ。このスイッ チは、上部電極に電圧を印加することによって起動され る。電圧が印加されると、静電力によって、プラットフ オーム上のコンデンサ構造が、信号ラインに引き付けら れて、信号ライン内の間隙を閉じる。このスイッチは、 20GHzにおいて、電気的分離が35dB、挿入損が、 0.5dBの状態で、DCから少なくとも50GHzま で機能する。

【0008】微小機械スイッチを形成する工程は、フォ トダッシュ (photodash) マスクにより、低温 (250 ℃)工程を用いて、スイッチが、マイクロ波回路と無線 周波数集積回路と共に集積できるようにする。微小機械 に属する。

【0009】本発明のプロトタイプに示されるように、 マイクロ・エレクトロメカニカルRFスイッチは、25 ボルトで通常のoff状態(開路)からon状態に切り 替わり、ほぼゼロ電力のときいずれかの状態に維持でき る。周囲の低圧ヘリウムでは、スイッチの閉時間と開時 間は、20マイクロ秒のオーダーである。スイッチは、 少なくとも50mAの電流を取り扱うことができる。

【0010】RFスイッチの目的は、所望のRF分離を 得るために、信号ライン間隙の面積を正確に制御し、か つ大きな電力処理能力を有しながら、低いRF挿入損を もたらすことである。

[0011]

【実施例】本発明は、高速で動作し、DCから少なくと も50GHzまでの範囲をとる周波数で、髙電力RF信 号を処理するRFスイッチを有する用途向けに設計され た、マイクロ・エレクトロメカニカルRFスイッチであ

【0012】図3に示される好適な実施例において、ス イッチ10は、例えば、GaAs基板, ガラス基板, 酸 化シリコン・ウエハまたはプリント回路板 (PCB) な どの電気的に絶縁された材料から構成される基板12上 に作製される。このスイッチは、マスキング、エッチン グ、堆積およびリフトオフを含む微小作製技術を用い て、セラミック板によって作製されることが望ましい。 スイッチ10は、アンカー構造24によって、基板12 に付着される。このアンカー構造24は、堆積ビルドア ップまたは周囲材料をエッチングで除去することによっ て、基板12上に、メサとして形成できる。底部電極1 4は、通常、接地に接続されており、信号ライン18は また、基板12上に形成される。底部電極14と信号ラ イン18は一般に、例を挙げれば、金、プラチナのよう。 な容易に酸化されない金属の微小片で構成され、金属は 例えば、基板12の上に堆積される。信号ライン18に より形成される間隙21は、図5および図6に示される ように、スイッチ10を起動することにより、開閉され

【0013】スイッチ10の起動部分は、マイクロプラ ットフォーム構造20を収容しており、この構造は間隙 21の上に懸架され、図3に示されるように、折り返し バネ22により、アンカー24に付着された対称的に平 坦構造であることが望ましい。 折り返しバネ22は直角 に曲げられ、アンカー24と懸垂式プラットフォーム2 0との間に直交するように配置される。4つの折り返し バネが、図3に示されるように、4つのアンカー24か ら、マイクロプラットフォーム20の4つの角のそれぞ れに付着される。

【0014】折り返しバネ22の平行する2つの部分の 長さは、図4に示されるように、それぞれL1,L2で スイッチの用途は、電気通信業界、特に無線セルラ電話 50 ある。長さL1,L2は、図4に示されるように、単一

40

の上部に形成される。上部電極16は、アンカー構造2 4の上から始まって、プラットフォーム20の上部に沿 って伸びる。選択的には、スイッチの動作性能を向上さ せるために、プラットフォーム20は、上部電極16ま で伸びる穴28のグリッドを含むように形成できる。こ れらの穴は通常、例えば、1から10ミクロンの寸法を 有する。

【0027】動作において、スイッチ10は、図5に示 されるように、通常off位置にある。スイッチ10が off位置にあるとき、信号ライン18は、間隙21お 10 よび信号ライン18の分離によってに開路となる。 スイ ッチ10は、上部電極16に電圧を印加することによ り、「on」位置に駆動される。上部電極16に電圧が 印加された状態で、静電力が、プラットフォーム20を 底部電極14の方に引きつけ、これにより、短絡片34 は接点ポスト32とともに、間隙21を閉じ、信号ライ ン18を、図6に示されるように、「on」状態に置 く。

【0028】好適な環境において、接点ポスト32は、 び、これにより、図5に示されるように、接点ポスト3 2と短絡片34との間に比較的狭い隙間を残す。「o n」位置において、プラットフォーム20は、基板の方 に動き、短絡片34は、下に位置する固定された接点ポ スト32と接触して、図6に示されるように、低抵抗ス イッチon信号を生じる。プラットフォームがonに切 り替わると、ランディング・バンパ26が、プラットフ ォーム20を支持して、小さな物理接触領域のみが、プ ラットフォーム20と底部電極14との間に作られる。 【0029】動作において、DCバイアスが、電極1 4,16にかけられ、マイクロプラットフォーム20 が、接点ポスト32に向かって動くにつれ、バネが曲が る。折り返しバネ22によって懸架式プラットフォーム 20が基板に付着しているので、この曲がりが達成され る。バネ22は、変位のほとんどに寄与して、印加され た電圧が、スイッチのしきい値を超えるにつれ、プラッ トフォーム20が、下に位置する接点ポスト32に接触 するように平面を維持する。折り返しバネ22が、下に 位置するランディング・バンパ26にいったん触れる と、マイクロプラットフォーム20は、ランディング・ 40 バンパ26の周囲で変形して、底部電極14と部分的に 物理接触し、かつ、それにより、図5および図6に示さ れるように、電荷注入および密着静止摩擦を低減する。 このため、スイッチ10の対称構造と、プラットフォー ム20が底部電極14の方向に移動するにつれて、平坦 化を維持することは、短絡片34と接点ポスト32との 平面-平面接触を確保して、アークを妨げ、大きな電流 容量を提供する。

【0030】短絡片34と接点ポスト32との間の平面 -平面接触領域は、大きな電流容量を実現しやすいほど

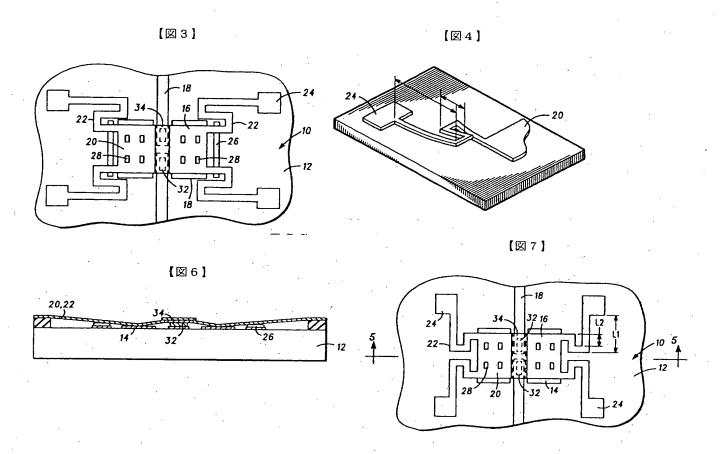
に広い。

【0031】制限するのではなく、あくまでも例として 示される、エレクトロメカニカル・スイッチ10を構築 するに当たっての種々の構成部品の寸法と設計上の限界 は、次の通りである。RFスイッチは、従来から技術上 知られているように、6つのマスキング・レベルを用い て、表面微細作製技術を用いることにより作られる。製 造工程は、半絶縁性のG a A s ウエハ,完全絶縁性のガ ラスまたはセラミック・ウエハ、またはプリント回路板 (PCB) など、熱的に酸化された高抵抗性のシリコン ウエハとすることができる基板12から始まる。

【0032】マイクロプラットフォーム20,懸架式バ ネ22,アンカー24,短絡片34,接点ポスト32, 信号ライン18, ランディング・バンパ26, 電極1 4, 16を形成するに当り、金属膜が、基板12の上に 堆積されて、エッチングまたはリフトオフ技術によって パターン形成されて、RF信号ライン18と底部電極1 4を形成する。ポリイミド層が、基板 1 2 の上にスピン コートされ、ついで、350℃を超えない温度で一連の 信号ライン18上で、底部電極14を超える高さまで伸 20 熱硬化が行われる。第2ポリイミド層がコーティングさ れて、ハード硬化される。ついで、膜厚250nmのS ion膜36が、マスキング材料として堆積され、パタ ーン形成される。ついで、酸素プラズマRIE(反応性 イオン・エッチング)が適用されて、パターンを、下に 位置する2つのポリイミド層に転写し、これにより、理 想的なリフトオフ輪郭を形成する。500nmから2.. 0 μ mの範囲の膜厚を有する接点ポスト 3 2 とランディ ング・バンパの金属膜が、堆積される。金属リフトオフ は、標準ポリイミド・ストリッパ内で、第2ポリイミド 層を剥離させることによって完了する一方、第1ポリイ ミド層はそのまま、基板12上に残る。

【0033】第2ポリイミド層がスピンコートされ、ク ロス・リンクされて、第1ポリイミド層とともに、犠牲 層を形成する。第2ポリイミド層は、第1層と同一材料 にして、2つの異なる材料によって引き起こされる熱膨 張の不整合を回避することができる。アンカー構造24 は、技術上知られる従来の方法を用いて、作製できる。 例えば、ビアは、酸素プラズマRIEにおいて、アンカ 一領域周囲のポリイミド犠牲層38を除去することによ って、形成できる。ついで、アンカー24は、ビアに金 属を電解メッキするか、または3層金属リフトオフ工程 のいずれかにより形成される。アンカー24は、ポリイ ミド犠牲層の膜厚に等しい膜厚を有することが望まし い。別の従来の方法では、比較的大きな面積のアンカー が、パネ22とマイクロプラットフォーム20の下にあ るポリイミドを、横方向にアンダカットした後、懸架式 構造を支持するのに十分なポリイミドを維持するように 設計される。

【0034】300nmから1: 5μmの範囲の膜厚を 50 有する短絡片の金属層が、ポリイミドの上に堆積され



BEST AVAILABLE COPY